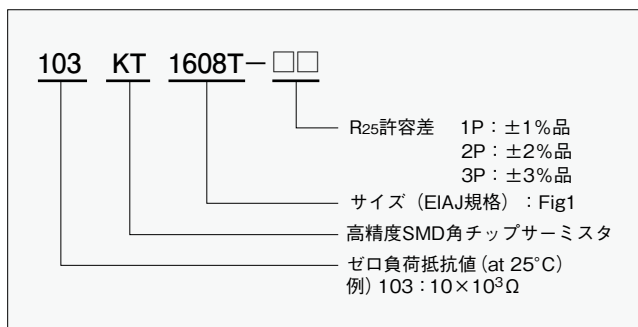


■ 高精度 SMD 角チップサーミスタ

KT Thermistor

KTサーミスタは、高精度サーミスタの基本特性（抵抗値許容差±1%、B定数許容差±1%）をEIAJ規格（1005、1608サイズ）に実現した高性能高信頼性チップサーミスタです。

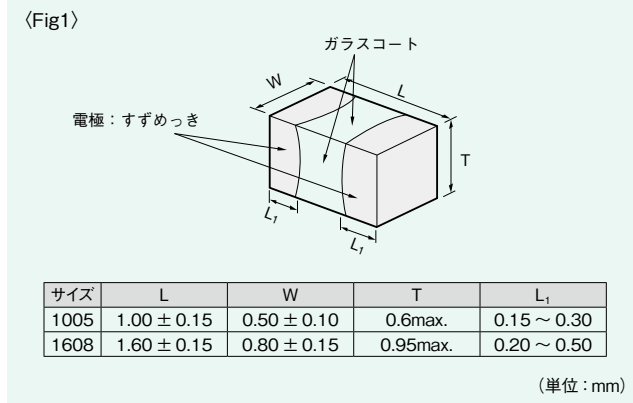
■ 形名



■ 用途

OA機器、通信機器、情報機器、モバイル機器、充電機パック、LCD、HIC、AV機器等

■ 外形寸法図



■ 定格

形名	R ₂₅ ^{*1}	R ₂₅ 許容差	B定数 ^{*2}	熱放散定数 mW/°C	熱時定数 s ^{*3}	定格電力 mW at 25°C	使用温度範囲 °C
103KT1608T	10kΩ	±1% ±2% ±3%	3435K±1%	約0.9	約5	4.5	-40~+125
503KT1608T	50kΩ		4055K±1%				
104KT1608T	100kΩ		4390K±1%				
103KT1005T	10kΩ	3435K±1%	約0.7	約2.2	3.5		

*1: 25°Cにおけるゼロ負荷抵抗値 ※2: 25°C、85°Cにおけるゼロ負荷抵抗値より算出 ※3: 静止空気中にて測定

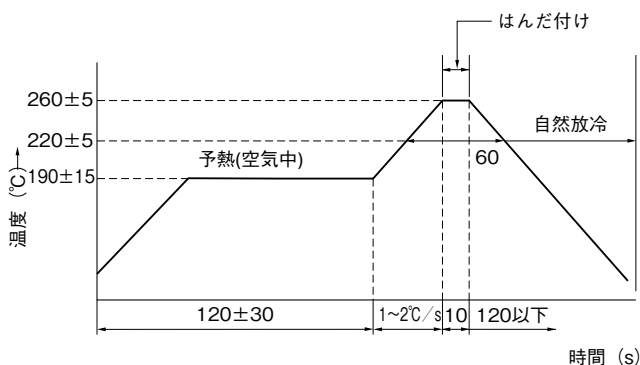
■ 性能

試験名	条件	判定基準
はんだ耐熱性	260°C 10s(フローソルダリング)	ΔR, ΔB ± 3%
はんだ付け性	235°C 5s(フラックス:ロジンエタノール)	はんだ付着率75%以上
固着性試験	実装後に基板と水平方向 静荷重5N 10s	ΔR, ΔB ± 3% 外観
耐プリント板曲げ性試験	実装後に裏側から垂直方向にたわみ量2mm 5s	
素体強度試験	両端を支持し垂直方向 静荷重10N 10s	ΔR, ΔB ± 3%
高温試験	125°C 1000h	
高温高湿試験	40°C 相対湿度90% 1000h	
温度サイクル試験	-25°C (30min) → 室温 (15min) → 100°C (30min) → 室温 (15min) 空气中 50サイクル	ΔR, ΔB ± 3%

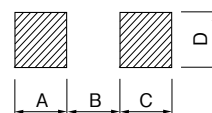
■ 注意事項

- はんだ付けの前後を通じ、基板にそりやねじれが生じないようにして下さい。
- ランドの大きさは左右均等になるようにして下さい。

■ フローはんだ付け 推奨温度プロファイル



■ 推奨ランド



サイズ	A	B	C	D
1005	0.6	0.5	0.6	0.6
1608	1.0	1.0	1.0	1.2

(単位: mm)

■ 抵抗—温度特性

温度(°C)	形 名			
	103KT1608T	503KT1608T	104KT1608T	103KT1005T
-40	221.9	1920	5218	223.9
-30	125.1	981.8	2530	126.1
-20	73.38	525.2	1285	73.87
-10	44.72	293.3	682.0	44.91
0	28.16	169.7	376.8	28.22
10	18.25	101.7	216.1	18.27
20	12.14	62.90	128.3	12.15
25	10.00	50.00	100.0	10.00
30	8.283	40.05	78.55	8.282
40	5.781	26.20	49.56	5.778
50	4.120	17.56	32.13	4.119
60	2.996	12.04	21.36	2.992
70	2.214	8.431	14.53	2.212
80	1.665	6.021	10.10	1.664
85	1.451	5.122	8.487	1.451
90	1.271	4.376	7.164	1.271
100	0.9832	3.237	5.176	0.9840
110	0.7707	2.433	3.803	0.7710
120	0.6114	1.855	2.839	0.6115
125	0.5469	1.627	2.466	0.5470
B _{25/85}	3435K	4055K	4390K	3435K

単位：kΩ

■ テーピング寸法図

